

LUIGI THEA

Data di nascita: 05/11/2002

Email: thealuigi@gmail.com

Cellulare: +39 331 210 7111

Residenza: Via Assarotti 38/8 , Genova (GE)

Neolaureato in Ingegneria Elettronica e Tecnologie dell'Informazione e attualmente studente magistrale in Electronic Engineering presso l'Università di Genova. Ho sviluppato, inoltre, nel corso degli anni competenze trasversali di carattere legislativo, burocratico e manageriale. La mia tesi di laurea che verte su "Strategie di recupero e controllo formazione per un sistema multi UAV con carico sospeso" è prova della mie competenze ed abilità nell'affrontare problemi complessi.

EDUCAZIONE

LAUREA MAGISTRALE IN ELETTRONIC ENGINEERING

Dicembre 2024- In corso

SUMMER SCHOOL IN ELECTRONIC AND INFORMATION ENGINEERING

Agosto 2025

Xi'an Jiaotong University, Shaanxi, Cina

LAUREA TRIENNALE IN INGEGNERIA ELETTRONICA E TECNOLOGIE DELL'INFORMAZIONE

Settembre 2021 - Dicembre 2024

Università degli Studi di Genova, Liguria, Italia

Voto di laurea: 91/110

Esami di maggiore interesse:

- Teoria dei Sistemi (26)
- Campi Elettromagnetici (29)
- Architetture e Programmazione dei Sistemi Elettronici (30)

DIPLOMA LICEO SCIENTIFICO - LEONARDO DA VINCI

2015-2021

Genova, Liguria, Italy

Voto finale: 100/100

PROGETTI

- Tesi di laurea: Strategie di recupero e controllo formazione per un sistema multi-UAV con carico sospeso
- UAS CHALLENGE 2025 - IMechE | Membro del Team Unige | 6° classificati
- Creazione di Database relazionale con SQLite studio
- Membro di Dope Aerospace: membro del team per UAS Challenge nel settore dell'avionica
- Programmi base microcontrollore arduino (semaforo, movimento servomotori, lettura e autenticazione tramite carta magnetiche)
- Creazione di Circuiti Elettronici (oscillatori, filtri)

ALTRE CAPACITÀ

- Microsoft Office, Canva, Adobe Lightroom, Adobe Photoshop
- Assembly, C++, SQL, Python, ROS2, Gazebo (Simulazione e Modellazione 3D), JavaScript
- Progettazione Circuitale Analogica: Cadence Virtuoso (Analisi AC, DC, Transient, Noise, Monte Carlo)
- Progettazione Circuitale Digitale: VHDL e Verilog per progettazione FPGA/ASIC, simulazione Vivado e conversione a RTL
- Inglese - B2/C1 (valutazione IELTS non certificata)
- Conoscenza basilare della lingua Francese scritta e parlata
- Problem Solving, lavoro in squadra
- Disponibile a trasferte, auto munito, in possesso di patente B
- Competenza avanzata in ambito normativo e burocratico